

Seminar Fabrication and Test

Montag, 2. bis Mittwoch, 11. September 2024, OST – Ostschweizer Fachhochschule, Campus Rapperswil-Jona und Buchs



Seminar Fabrication and Test

Zeitalter der Mikroelektronik

Die Mikroelektronik eröffnet uns eine Welt voller Möglichkeiten. Der Schlüssel zu einer smarten Zukunft liegt in der Produktion immer kleinerer und leistungsstärkerer elektronischer Bauteile. Ob in der Luftfahrt, der Computerindustrie oder der Medizintechnik – Unternehmen müssen mit dem Fortschritt der sich ständig weiterentwickelnden Technologie mithalten, um konkurrenzfähig zu bleiben.

Qualitätssicherung

Die Qualitätssicherung ist von entscheidender Bedeutung. Um die Qualität mikroelektronischer Bauteile aufrechterhalten zu können, ist es wichtig, dass die Branchenmitarbeitenden den Herstellungs- und Prüfprozess kennen. Denn nur so können sie das Design auf diese Anforderungen abstimmen und die Qualität aufrechterhalten.

Tauchen Sie ein in die Welt der Halbleiter

Entdecken Sie in unserem Seminar die Entwicklung, Herstellung und Prüfung von Halbleiterbauelementen anhand eines selbst hergestellten Luftstromsensors. Vom Design über den Reinraum-Herstellungsprozess bis hin zur Endmontage – in unserem Seminar erleben Sie alles aus erster Hand.

Zielgruppe

Sie sind Entwicklerin oder Entwickler von elektronischen Schaltungen oder haben Grundkenntnisse in der ASIC-Entwicklung? Sie möchten vertieften Einblick in die Herstellung und Prüfung von Halbleitern? Dann sind Sie im Seminar «Fabrication & Test» richtig – melden Sie sich jetzt an.

1. Seminarteil

Programm – Verification & Test
OST-Campus Rapperswil

Montag, 02.09.2024

- Welcome and introduction
- Introduction to development tools

Dienstag, 03.09.2024

- Design & Verification
- Design for Test – Basics

Mittwoch, 04.09.2024

- Design for Test – Fault Models
- Design for Test – Verification Logic
- Design for Test – Testability measures

Donnerstag, 05.09.2024

- Design for Test – Analog Test
- Design for Test – BIST

Mittwoch, 11.09.2024

- Component / System verification

2. Seminarteil

Programm – Fabrication
OST-Campus Buchs

Freitag, 06.09.2024

- Introduction to Microfabrication and Semiconductors

Montag, 09.09.2024

- Lithography and etching of dielectric layer
- Lithography and platinum deposition

Dienstag, 10.09.2024

- Lithography and dry etching
- Contact pad etching
- Assembly (die-/wire-bonding)

Programminformation:

Der Kurs ist zweigeteilt. Im ersten Teil liegt der Schwerpunkt auf dem Design und Test von digitalen und analogen Schaltungen. Im zweiten Teil dreht sich alles um die Herstellung von integrierten Schaltungen. Die Seminarteile können auch einzeln gebucht werden.



Kontakt

IMES Institut für Mikroelektronik, Embedded Systems und Sensorik

Eva Brändle, Tel. +41 58 257 49 90,
eva.braendle@ost.ch
ost.ch/imes

IMP Institut für Mikrotechnik und Photonik

Martina Heeb, Tel. +41 58 257 34 50,
martina.heeb@ost.ch
ost.ch/imp

Kosten

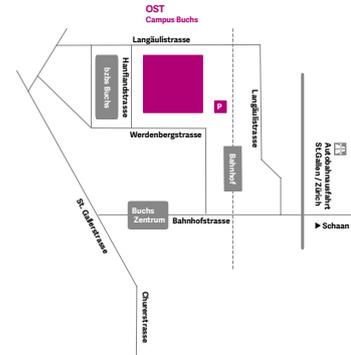
1. Seminarteil (Test): CHF 1900.-
2. Seminarteil (Fabrication): Ausgebucht 2024 (inklusive Unterlagen und Weiterbildungsnachweis)

Anmeldung und weitere Informationen

Informationen zum Seminar sowie
Anmeldung demnächst verfügbar unter:
ost.ch/imes
ost.ch/imp

Veranstaltungsort

Fabrication: OST-Campus Buchs



Verification & Test: OST-Campus Rapperswil

